

UND-Glied mit 3 Eingängen aus NAND-Gliedern mit je 2 Eingängen

Gleichungs-Umformung

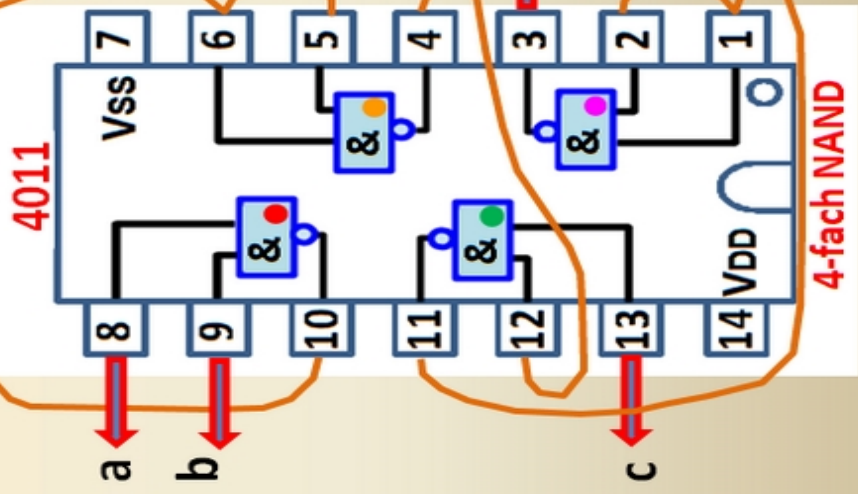
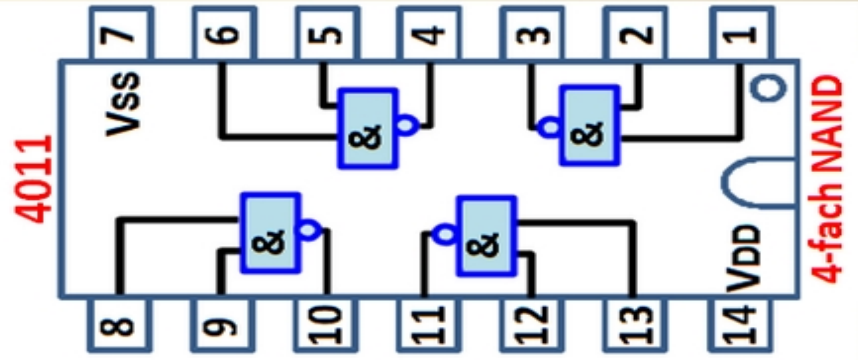
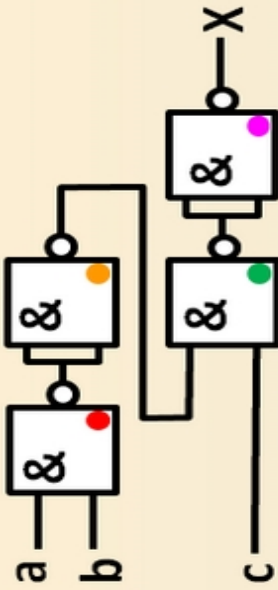
nach deMorgan:

$$X = a \wedge b \wedge c$$

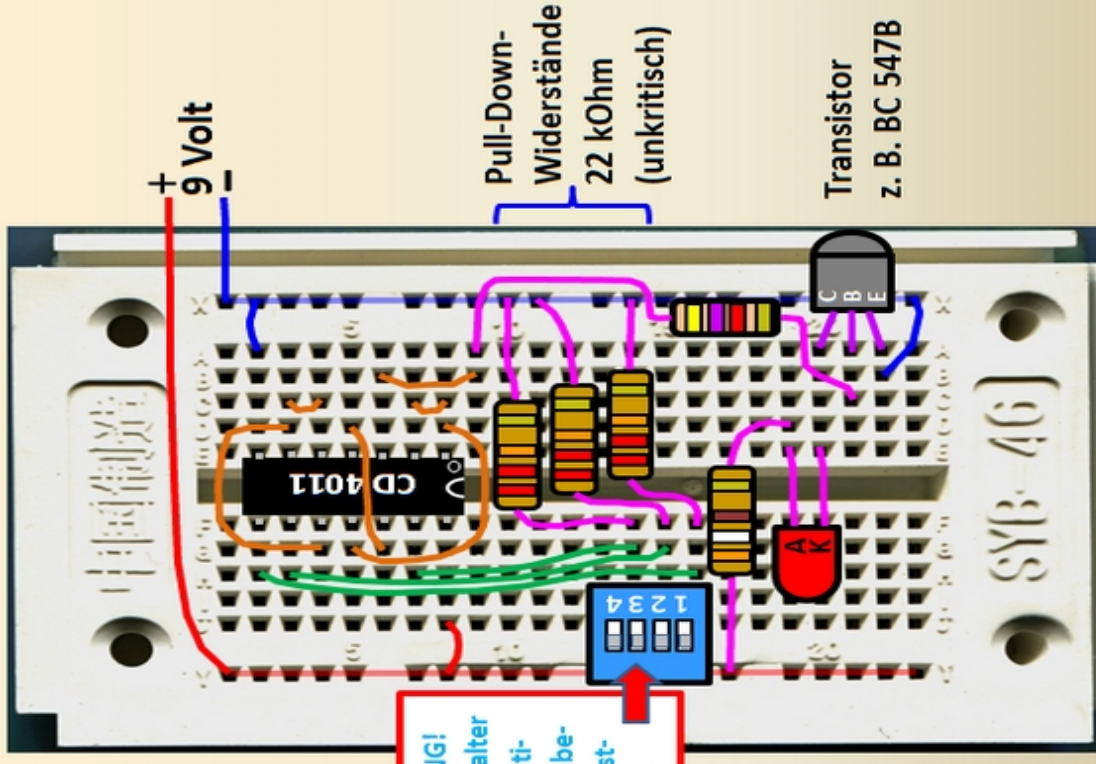
$$X = \overline{\overline{a \wedge b \wedge c}}$$

$$X = \overline{a \vee b \vee c}$$

Schaltung:



Aufbau:



ACHTUNG!
DIP-Schalter
bei Betätigung
unbedingt festhalten!

Pull-Down-
Widerstände
22 kOhm
(unkritisch)

Transistor
z. B. BC 547B

Aufbau und Handhabung von
Breadboards siehe Bauanleitung 05!