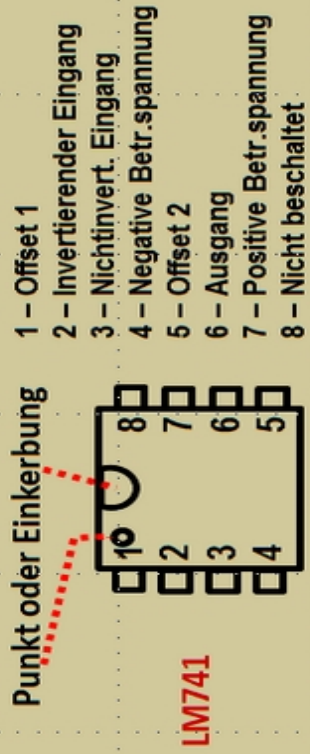


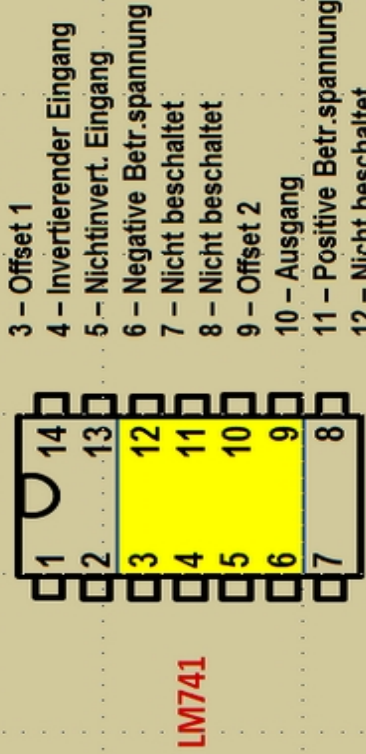
Daten und Anschlußbilder des Operationsverstärkers LM 741 (auch μ A741, UA 741)

DIL8-Gehäuse (DIP)

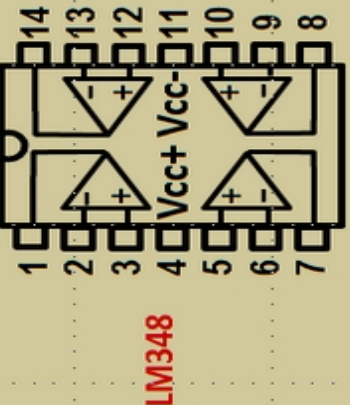


- 1 – Offset 1
- 2 – Invertierender Eingang
- 3 – Nichtinvert. Eingang
- 4 – Negative Betr. spannung
- 5 – Offset 2
- 6 – Ausgang
- 7 – Positive Betr. spannung
- 8 – Nicht beschaltet

DIL14-Gehäuse

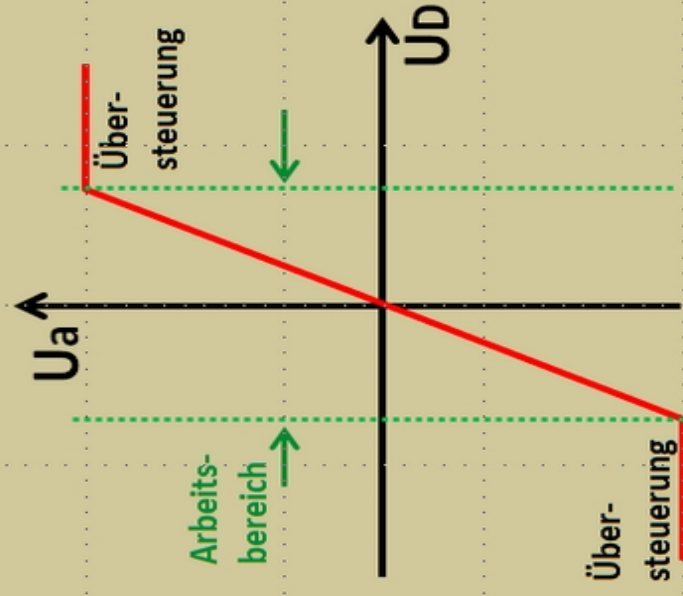


- 1 – Nicht beschaltet
- 2 – Nicht beschaltet
- 3 – Offset 1
- 4 – Invertierender Eingang
- 5 – Nichtinvert. Eingang
- 6 – Negative Betr. spannung
- 7 – Nicht beschaltet
- 8 – Nicht beschaltet
- 9 – Offset 2
- 10 – Ausgang
- 11 – Positive Betr. spannung
- 12 – Nicht beschaltet
- 13 – Nicht beschaltet
- 14 – Nicht beschaltet



- 1 – Offset 1
 - 2 – Invertierender Eingang
 - 3 – Nichtinvert. Eingang
 - 4 – Negative Betr. spannung
 - 5 – Offset 2
 - 6 – Ausgang
 - 7 – Positive Betr. spannung
 - 8 – Nicht beschaltet
 - 9 – Nicht beschaltet
 - 10 – Nicht beschaltet
 - 11 – Positive Betr. spannung
 - 12 – Nicht beschaltet
 - 13 – Nicht beschaltet
 - 14 – Nicht beschaltet
- 4 OPs vom Typ LM 741
In einem DIL14-Gehäuse
- DIL = Dual In Line

Die wichtigsten Daten Kennlinienverlauf (prinz.)



- Open Loop Gain: **Typisch 200 000**
- Betriebsspannung: **+/- 5 ... 18 Volt**
- Ausgangs-Widerstand: **ca. 70 Ω**
- Ausgangsstrom: **max. ca. 25 mA**
- Ob. Grenzfrequenz: **Ca. 1 Mhz**
- Transistoren: **ca. 20 Stück**

Bauformen

